

Monolithisch Integrierte Schaltung Monolithic Integrated Circuit

Anwendung: UKW-Eingangsteile für Netz- und Autoradios, Mischer, Modulatoren und phasenempfindliche Gleichrichter bis ca. 200 MHz.

Application: FM-Tuner for AC-line and car-radios, mixer, modulator and phasesensitive detectors up to 200 MHz.

Besondere Merkmale:

- Gutes Großsignalverhalten
- Hohe Oszillatorfrequenzstabilität auch bei großen Eingangssignalen
- Niedriger externer Oszillatorleistungspegel
- Niedrige Störstrahlung
- Kleines Rauschmaß
- Eingebauter Regelleistungsverstärker für externe PIN-Diode
- Hohe Gesamtverstärkung
- Geeignet für Kapazitätsdioden-, Variometer- oder Drehkondensatorabstimmung
- In Verbindung mit einem neuen Diodenabstimmkonzept ist eine Abstimmspannung von nur 2 ... 7,5 V erforderlich. Außerdem wird der iterative Abgleich vermieden (Verringerung der Abgleichskosten)

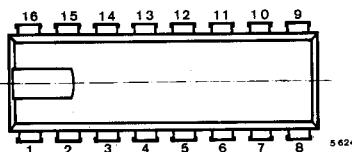
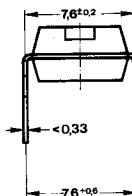
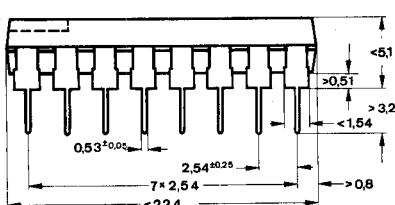
Features:

- Excellent large signal behavior
- High oscillator frequency stability, even by large input signals
- Low external power level of the oscillator
- Low radiation
- Low noise figure
- Build-in AGC amplifier for external PIN-diode
- High overall amplification
- Adaptable to capacitance diode, variometer or variable capacitor tuning
- In combination with a new diode tuning concept only 2 ... 7.5 V tuning voltage is necessary and no iterative alignment of the circuits is required (reduction of alignment costs)

Vorläufige technische Daten · Preliminary specifications

Abmessungen in mm

Dimensions in mm



Normgehäuse
Case
20 A 16 DIN 41866
JEDEC MO 001 AC
Gewicht · Weight
max. 1,1 g

TDA 1062

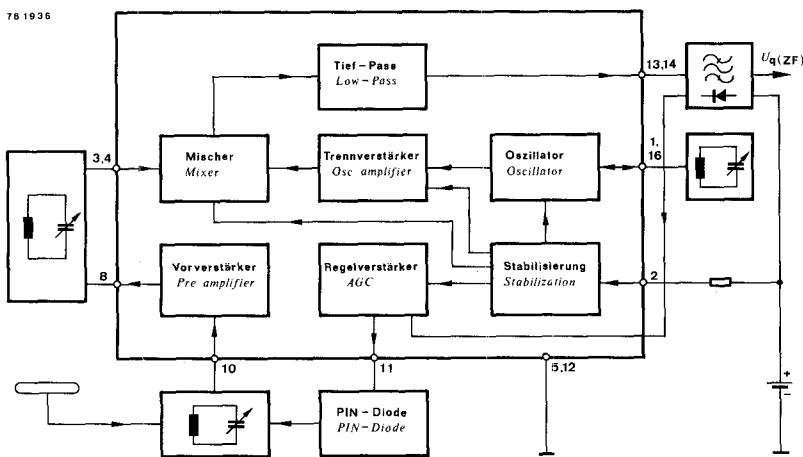


Fig. 1 Blockschaltbild
Block diagram

Absolute Grenzdaten
Absolute maximum ratings

Versorgungsspannung <i>Supply voltage</i>	Pin 6	U_S	9 ... 15	V
Verlustleistung <i>Power dissipation</i> $t_{amb} = 85^\circ\text{C}$		P_{tot}	400	mW
Sperrsichttemperatur <i>Junction temperature</i>		t_j	125	°C
Umgebungstemperaturbereich <i>Ambient temperature range</i>		t_{amb}	-25 ... +85	°C
Lagerungstemperaturbereich <i>Storage temperature range</i>		t_{stg}	-55 ... +125	°C

Wärmewiderstand
Thermal resistance

	Min.	Typ.	Max.
Sperrsicht-Umgebung <i>Junction ambient</i>		R_{thJA}	100 °C/W

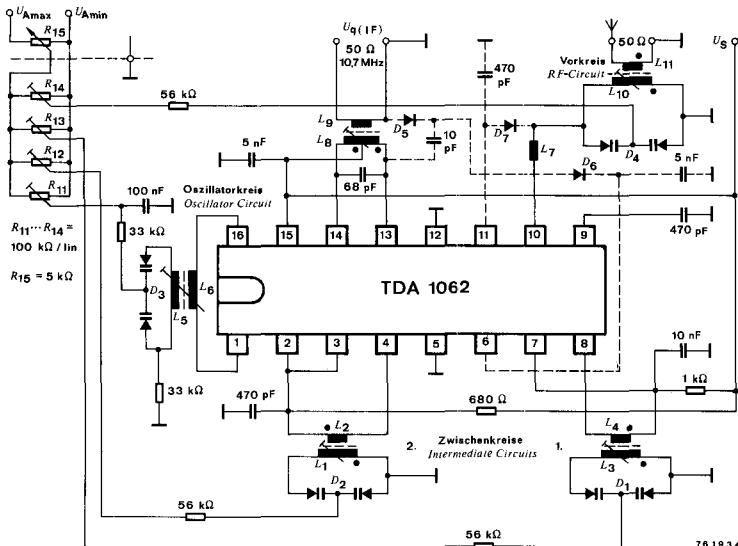
Elektrische Kenngrößen
Electrical characteristics

$U_S = 10 \text{ V}$, $t_{\text{amb}} = 25^\circ\text{C}$, Bezugspunkt
Reference point

Pin 5, 12, $f_i = 95 \text{ MHz}$, $R_G = R_L = 50 \Omega$, Fig. 2

		Min.	Typ.	Max.
Gesamtstromaufnahme <i>Total supply current</i>	I_S	30	mA	
Abstimmbereich <i>Tuning range</i>	Δf	88	108	MHz
Zwischenfrequenz <i>IF-frequency</i>	f_{IF}	10,7		MHz
Abstimmspannungsbereich <i>Tuning voltage range</i>	U_{SA}	2	7,5	V
Leistungsverstärkung <i>Power amplification</i>	G_p	30		dB
Rauschmaß <i>Noise figure</i>	F	5,5		dB
ZF-Bandbreite <i>IF-bandwidth</i>	B_{IF}	0,5		MHz
HF-Bandbreite <i>RF-bandwidth</i>	B_{RF}	1,7		MHz
Spiegelselection <i>Image rejection</i>	S_{IR}	80		dB
ZF-Unterdrückung <i>IF-rejection</i>	k_{IFR}	100		dB
Störstellenunterdrückung 5,35 MHz neben der Abstimmfrequenz <i>Spurious response rejection</i> at 5.35 MHz besides centre tune	k_{nr}	90		dB
Störabstand gegenüber Oszillator-Rest-FM <i>Ultimate quieting</i> -40 dBm, $\Delta f = \pm 75 \text{ kHz}$, $f = 1 \text{ kHz}$, $B_{AF} = 30 \text{ Hz} \dots 15 \text{ kHz}$	α_{for}	70		dB
Mitziehen des Oszillators <i>Oscillator pulling</i> $P_i = 0 \text{ dBm}$ mit / with AGC	$\frac{\Delta f_o}{\Delta f_o}$	10 2		kHz kHz
Eingangsleistung für Regeleinsatz <i>Input power for start of AGC</i>	P_{iAGC}	-30		dBm
Störstrahlleistung am Antenneneingang <i>Radiation at antenna input</i>	P_{ni}	-60		dBm
Verstärkungsänderung <i>Gain difference</i> $f = 88 \dots 108 \text{ MHz}$	ΔG_p	1,5		dB

TDA 1062



alle Widerstände $\pm 10\%$.
all resistors $\pm 10\%$.

D_1, D_2, D_3, D_4 = BB 104 blau/blue (BB 204 blau/blue)
 D_5, D_6 = 1 N 4151
 D_7 = PIN Diode S 262 D

L_1, L_3, L_5, L_{10} = auf 4 mm Spulenkörper von Kaschke, Göttingen, Kern 3/7,5x0,5, Mat. K 3/12/100
on 4 mm bobbin Fa. Kaschke, Göttingen, core 3/7.5x0.5 Mat. K 3/12/100

L_8, L_9 = Vogt Filter D 4, Kern 3/7,5x0,5 Mat. FI 05 F7
Vogt Filter D 4, core 3/7.5x0.5 Mat. FI 05 F7

$L_1 = 5 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,8 \text{ mm}$ Cu Ag
 $L_2 = 2 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,4 \text{ mm}$ CuLs am kalten Ende von L_1 / at the cold end of L_1

$L_3 = 5 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,8 \text{ mm}$ CuAg
 $L_4 = 4 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,4 \text{ mm}$ CuLs am kalten Ende von L_3 / at the cold end of L_3

$L_5 = 6 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,8 \text{ mm}$ CuAg
 $L_6 = 3 \text{ } 3/4 \text{ Wdg}$ $\varnothing 0,4 \text{ mm}$ CuLs in L_5 gewickelt / wound in L_5

$L_7 = 19 \text{ Wdg}$ $\varnothing 0,15 \text{ mm}$ CuLs Luftspule $\varnothing 3,5 \text{ mm}$ / air-core coile

$L_8 = 2 \times 15 \text{ Wdg}$ $\varnothing 0,15 \text{ mm}$ CuLs Bifilarwicklung / double wound

$L_9 = 2 \text{ Wdg}$ $\varnothing 0,2 \text{ mm}$ CuLs auf L_8 gewickelt / wound on L_8

$L_{10} = 6 \text{ Wdg}$ $\varnothing 0,8 \text{ mm}$ CuAg
 $L_{11} = 1 \text{ Wdg}$ $\varnothing 0,4 \text{ mm}$ CuLs am kalten Ende von L_{10} / at the cold end of L_{10}

CuLs \doteq single-nylon enamelled wire

Abgleich: / Alignment: 88 MHz ($U_{S\text{Amin}}$) Spulen / inductors, 108 MHz ($U_{S\text{Amax}}$) $R_{11} \dots R_{14}$

Es ist nur ein einmaliger Abgleich von Spulen und Potentiometern erforderlich. Die gestrichelt gezeichneten Bauelemente werden für die automatische Verstärkungsregelung benötigt.
No iteration of the alignment is necessary. The dotted line shows the external circuit for the AGC.

Fig. 2 Meßschaltung und Anwendungsbeispiel Test circuit and application note

Bei Verwendung von Steckfassungen darf die integrierte Schaltung nur bei abgeschalteten Versorgungsspannungen eingesteckt werden.

Supply voltage must be disconnected before inserting the integrated circuit in the socket.

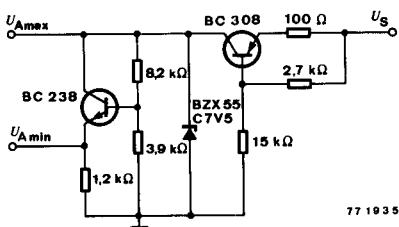


Fig. 3 Stabilisierung der Abstimmspannung
Tuning voltage stabilisation circuit

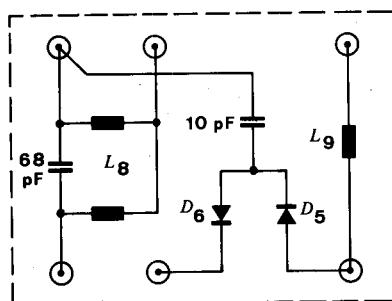


Fig. 4 ZF-Filter
IF-Filter

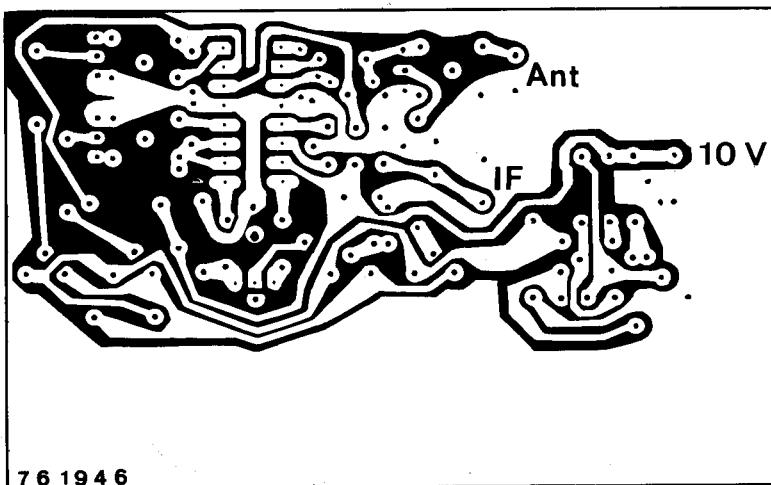


Fig. 5 Gedruckte Leiterplatte (Lötseite)
Layout of circuit board (soldered side)

TDA 1062

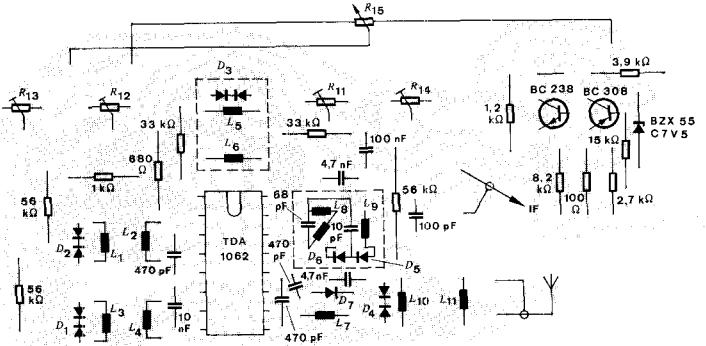


Fig. 6 Bestückungsplan
Printed circuit board with components

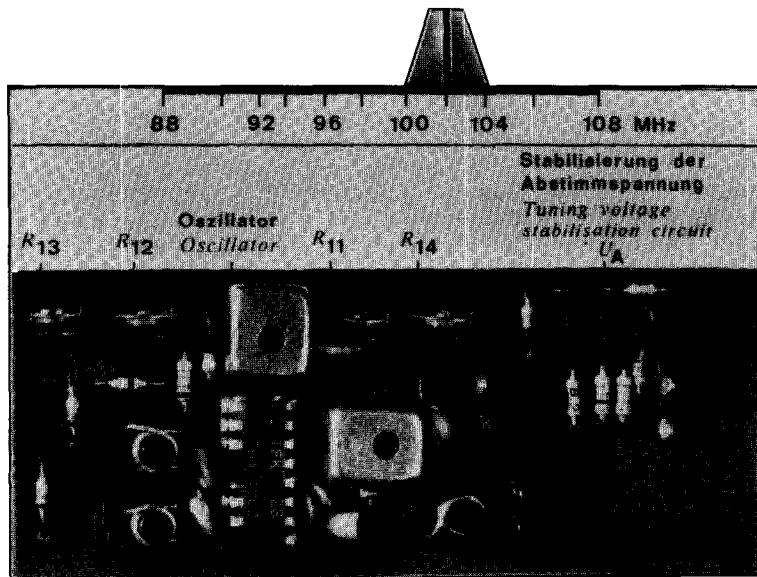


Fig. 7 Laboraufbau
Laboratory construction